

1/5/1 (Item 1 from file: 351)
DIALOG(R) File 351:Derwent WPI
(c) 2004 Thomson Derwent. All rts. reserv.

014434622 **Image available**
WPI Acc No: 2002-255325/200230
XRPX Acc No: N02-197393

Imaging apparatus for camcorders, generates reduced image signal with
specific number of pixels along vertical and horizontal directions, by
reduction processing on enlarged image signal

Patent Assignee: CANON KK (CANO); NOZAWA S (NOZA-I)

Inventor: NOZAWA S

Number of Countries: 002 Number of Patents: 002

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
US 20010055066	A1	20011227	US 2001874253	A	20010606	200230 B
JP 2002077698	A	20020315	JP 2001110114	A	20010409	200234

Priority Applications (No Type Date): JP 2001110114 A 20010409; JP
2000179720 A 20000615

Patent Details:

Patent No	Kind	Lan Pg	Main IPC	Filing Notes
US 20010055066	A1	24	H04N-005/228	
JP 2002077698	A	12	H04N-005/228	

Abstract (Basic): US 20010055066 A1

NOVELTY - An imaging unit generates image signal corresponding to
image having multiple pixels in horizontal and vertical directions,
lesser than specified number of pixels. An enlarging unit performs
enlargement process on generated image signal. A reducing unit
generates reduced image signal with specified number of pixels by
performing reduction process on the enlarged image signal.

DETAILED DESCRIPTION - INDEPENDENT CLAIMS are also included for the
following:

- (a) Input image signal conversion method;
- (b) Image signal generation method;
- (c) Storage medium storing program for generating image signal;
- (d) Storage medium storing program for converting input image
signal;
- (e) Interlaced image signal generation method

USE - Imaging apparatus for camcorders, and also for VCRs with
imaging device.

ADVANTAGE - Efficiently changes number of pixels on the input image
without increasing circuit size. Performs high quality image
processing.

DESCRIPTION OF DRAWING(S) - The figure explains the image size
conversion process.

pp; 24 DwgNo 4/13

Title Terms: IMAGE; APPARATUS; GENERATE; REDUCE; IMAGE; SIGNAL; SPECIFIC;
NUMBER; PIXEL; VERTICAL; HORIZONTAL; DIRECTION; REDUCE; PROCESS; ENLARGE;
IMAGE; SIGNAL

Derwent Class: W04

International Patent Class (Main): H04N-005/228

International Patent Class (Additional): G06T-003/40; H04N-001/393;
H04N-005/217; H04N-005/225; H04N-005/765; H04N-005/91; H04N-005/92

File Segment: EPI

1/5/2 (Item 1 from file: 347)
DIALOG(R) File 347:JAPIO
(c) 2004 JPO & JAPIO. All rts. reserv.

07209266 **Image available**
IMAGE PICKUP DEVICE, APPARATUS AND METHOD OF IMAGE PROCESSING THEREOF, AND
RECORDING MEDIUM

PUB. NO.: 2002-077698 A]

PUBLISHED: March 15, 2002 (20020315)
INVENTOR(s): NOZAWA SHINGO
APPLICANT(s): CANON INC
APPL. NO.: 2001-110114 [JP 20011110114]
FILED: April 09, 2001 (20010409)
PRIORITY: 2000-179720 [JP 2000179720], JP (Japan), June 15, 2000
(20000615)
INTL CLASS: H04N-005/228; G06T-003/40; H04N-001/393; H04N-005/217;
H04N-005/225; H04N-005/765; H04N-005/91; H04N-005/92

ABSTRACT

PROBLEM TO BE SOLVED: To enable to convert the number of pixels of an input image without increasing the circuit scale.

SOLUTION: An image pickup device comprises an image pickup means to photograph an object and then to generate image signals having an arbitrary number of pixels H pixels \times W pixels less than a prescribed number of P pixels \times Q pixels in the vertical and horizontal directions, an enlargement means to perform enlargement processing to the image signals generated by the image pickup means and then to generate the enlarged image signals of the P pixels \times Q pixels and a reduction means to perform reduction processing to the enlarged image signals of P pixels \times Q pixels obtained enlargement means and then to take the reduced image signals having a prescribed number of pixels M pixels \times N pixels.

COPYRIGHT: (C)2002, JPO

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-77698

(P2002-77698A)

(43)公開日 平成14年3月15日(2002.3.15)

(51)Int.Cl. ⁷	識別記号	F I	テームコード*(参考)
H 0 4 N 5/228		H 0 4 N 5/228	Z 5 B 0 5 7
G 0 6 T 3/40		G 0 6 T 3/40	A 5 C 0 1 8
H 0 4 N 1/393		H 0 4 N 1/393	5 C 0 2 1
5/217		5/217	5 C 0 2 2
5/225		5/225	F 5 C 0 5 3
審査請求 未請求 請求項の数36 O L (全 12 頁) 最終頁に続く			

(21)出願番号 特願2001-110114(P2001-110114)

(22)出願日 平成13年4月9日(2001.4.9)

(31)優先権主張番号 特願2000-179720(P2000-179720)

(32)優先日 平成12年6月15日(2000.6.15)

(33)優先権主張国 日本 (J P)

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 野澤 慎吾

東京都大田区下丸子3丁目30番2号キヤノン株式会社内

(74)代理人 100090538

弁理士 西山 恵三 (外1名)

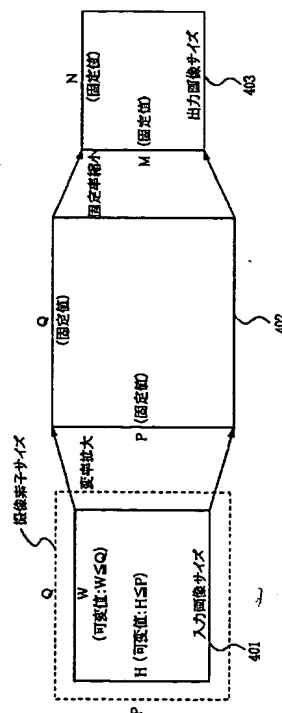
最終頁に続く

(54)【発明の名称】 撮像装置、画像処理装置及びその方法、記憶媒体

(57)【要約】

【課題】 回路規模を増加させることなく、入力画像の画素数を変換可能とする。

【解決手段】 撮像装置は、被写体を撮影し、垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して拡大処理を施し、前記P画素×Q画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られたP画素×Q画素の拡大画像信号に対して縮小処理を施し、所定の画素数M画素×N画素からなる縮小画像信号を得る縮小手段とを備える。



【特許請求の範囲】

【請求項 1】 被写体を撮影し、垂直方向及び水平方向に所定の画素数 P 画素×Q 画素以下の任意の画素数 H 画素×W 画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して拡大処理を施し、前記 P 画素×Q 画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られた P 画素×Q 画素の拡大画像信号に対して縮小処理を施し、所定の画素数 M 画素×N 画素からなる縮小画像信号を得る縮小手段とを備える撮像装置。

【請求項 2】 前記拡大手段は前記撮像手段により発生された画像信号の画素数 H 及び W に応じて前記拡大処理における倍率を設定することを特徴とする請求項 1 記載の撮像装置。

【請求項 3】 前記縮小手段は固定の倍率 n で前記拡大画像信号を縮小処理して前記 N 画素×M 画素の画像信号を生成することを特徴とする請求項 1 記載の撮像装置。

【請求項 4】 前記拡大手段は線形補間法を用いて拡大処理を行うことを特徴とする請求項 1 記載の撮像装置。

【請求項 5】 前記拡大手段は 3 次畳み込み内挿法を用いて拡大処理を行うことを特徴とする請求項 1 記載の撮像装置。

【請求項 6】 前記撮像手段は前記 P 画素×Q 画素の撮像素子を有し、前記撮像素子の一部の領域を用いて前記 H 画素×W 画素の画像信号を発生することを特徴とする請求項 1 記載の撮像装置。

【請求項 7】 前記縮小手段から出力された M 画素×N 画素の縮小画像信号を記録媒体に記録する記録手段を備えたことを特徴とする請求項 1 記載の撮像装置。

【請求項 8】 前記縮小手段から出力された M 画素×N 画素の縮小画像信号と、前記拡大手段から出力された P 画素×Q 画素の拡大画像信号のうちの一方を選択的に記録媒体に記録する記録手段を備えたことを特徴とする請求項 1 記載の撮像装置。

【請求項 9】 前記撮像装置は第 1 の撮影モードと第 2 の撮影モードとを有し、前記記録手段は前記第 1 の撮影モードと第 2 の撮影モードのうちの設定された撮影モードに応じて M 画素×N 画素の縮小画像信号と、前記 P 画素×Q 画素の拡大画像信号のうちの一方を選択することを特徴とする請求項 8 記載の撮像装置。

【請求項 10】 前記設定された撮影モードにかかわらず前記 N 画素×M 画素の縮小画像信号に係る画像を表示する表示手段を備えたことを特徴とする請求項 9 記載の撮像装置。

【請求項 11】 前記縮小手段から出力された N 画素×M 画素の縮小画像信号を動画画像信号として第 1 の記録媒体に記録する第 1 の記録手段と、前記拡大手段から出力された P 画素×Q 画素の拡大画像信号を静止画像信号として第 2 の記録媒体に記録する第

2 の記録手段とを備えたことを特徴とする請求項 1 記載の撮像装置。

【請求項 12】 前記縮小手段より出力された N 画素×M 画素の縮小画像信号に係る画像を表示する表示手段を備えたことを特徴とする請求項 1 記載の撮像装置。

【請求項 13】 前記縮小手段より出力された M 画素×N 画素の縮小画像信号に係る画像あるいは、前記拡大手段より出力された P 画素×Q 画素の拡大画像信号に係る画像のうちの一方を選択的に表示する表示手段を備えたことを特徴とする請求項 1 記載の撮像装置。

【請求項 14】 撮像手段により得られた第 1 の所定サイズ以下の任意のサイズの画像信号を第 2 の所定サイズの画像信号に変換する撮像装置であって、前記撮像手段により得られた任意のサイズの画像信号のサイズを前記第 1 の所定サイズに拡大する拡大手段と、前記拡大手段により得られた画像信号のサイズを前記第 2 の所定サイズに縮小する縮小手段とを備える撮像装置。

【請求項 15】 前記拡大手段は前記撮像手段により得られた画像信号のサイズに応じた倍率で拡大処理を行い、前記縮小手段は固定倍率で前記拡大手段から出力される画像信号を縮小処理することを特徴とする請求項 14 記載の撮像装置。

【請求項 16】 電子ズーム機能を有する撮像手段と、前記撮像手段により得られた画像信号を前記電子ズーム倍率に応じた可変倍率で拡大処理する拡大手段と、前記拡大手段により拡大処理された画像信号を固定倍率で縮小処理する縮小手段とを備える撮像装置。

【請求項 17】 前記拡大手段は前記撮像手段により得られた画像信号を拡大処理して第 1 の所定サイズの画像信号を生成し、前記縮小手段は前記拡大手段により生成された前記第 1 の所定サイズの画像信号を縮小処理して第 2 の所定サイズの画像信号を生成することを特徴とする請求項 16 記載の撮像装置。

【請求項 18】 被写体を撮影し、垂直方向及び水平方向に所定の画素数 P 画素×Q 画素以下の任意の画素数 H 画素×W 画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して拡大処理を施し、前記 P 画素×Q 画素の拡大画像信号を生成する拡大手段と、

前記拡大手段により得られた P 画素×Q 画素の拡大画像信号に対して縮小処理を施し、所定の画素数 M 画素×N 画素からなる縮小画像信号を得る縮小手段と、前記縮小手段により得られた縮小画像信号を動画画像として第 1 の記録媒体に記録する動画記録モードと、前記拡大手段により得られた拡大画像信号のうちの 1 フレームを静止画像として第 2 の記録媒体に記録する静止画記録モードとの間でモードを設定するモード設定手段と、前記モード設定手段により設定されたモードにかかわらず、前記縮小手段から出力される縮小画像信号に係る画

3

像を表示する表示手段とを備える撮像装置。

【請求項19】 被写体を撮影し、垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して3次畳み込み挿入処理を施し、前記P画素×Q画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られたP画素×Q画素の拡大画像信号に対してFIRフィルタリング処理を施し、所定の画素数M画素×N画素からなる縮小画像信号を得る縮小手段とを備える撮像装置。

【請求項20】 被写体を撮影し、垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して線形補間挿入処理を施し、前記P画素×Q画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られたP画素×Q画素の拡大画像信号に対してFIRフィルタリング処理を施し、所定の画素数M画素×N画素からなる縮小画像信号を得る縮小手段とを備える撮像装置。

【請求項21】 垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を入力する入力手段と、前記入力手段により入力された画像信号に対して拡大処理を施し、前記P画素×Q画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られたP画素×Q画素の拡大画像信号に対して縮小処理を施し、所定の画素数M画素×N画素からなる縮小画像信号を得る縮小手段とを備える画像処理装置。

【請求項22】 前記拡大手段は線形補間法を用いて拡大処理を行うことを特徴とする請求項21記載の画像処理装置。

【請求項23】 前記拡大手段は3次畳み込み内挿法を用いて拡大処理を行うことを特徴とする請求項21記載の画像処理装置。

【請求項24】 前記縮小手段はFIRフィルタリング処理を用いて縮小処理を行うことを特徴とする請求項21記載の画像処理装置。

【請求項25】 1フィールドの垂直方向が所定のP画素以下の任意のH画素からなるインターレース画像信号を入力する入力手段と、前記入力手段により入力された画像信号をフィールド毎に拡大処理し、垂直方向が前記P画素からなるプログレッシブ画像信号を生成する拡大手段と、前記拡大手段により生成されたプログレッシブ画像信号をフレーム毎に縮小処理し、垂直方向が所定のM画素からなるインターレースを得る縮小手段とを備える画像処理装置。

4

【請求項26】 垂直及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を、所定の画素数M画素×N画素の画像信号に変換して出力する画像処理装置であって、

前記H画素×W画素の画像信号を入力する入力手段と、前記入力手段により入力された画像信号に対して水平方向に拡大処理を施し、所定の画素数H画素×Q画素の画像信号を生成する第1の拡大手段と、

前記第1の拡大手段により生成されたH画素×Q画素の画像信号に対して水平方向に縮小処理を施し、所定の画素数H画素×N画素の画像信号を生成する第1の縮小手段と、

前記第1の縮小手段により生成されたH画素×N画素の画像信号に対して垂直方向に拡大処理を施し、所定の画素数P画素×N画素の画像信号を生成する第2の拡大手段と、

前記第2の拡大手段により得られたP画素×N画素の画像信号に対して垂直方向に縮小処理を施し、前記M画素×N画素の画像信号を生成する第2の縮小手段とを備える画像処理装置。

【請求項27】 垂直方向及び水平方向に所定の画素数P×Q画素以下の任意の画素数H×W画素からなる画像信号を入力し、所定の画素数M×N画素からなる画像信号に変換する方法であって、

前記入力画像信号に対して拡大処理を施し、前記P×Q画素の拡大画像信号を生成し、前記拡大処理により生成されたP×Q画素の拡大画像信号に対して縮小処理を施し、所定の画素数M×N画素からなる画像信号を生成することを特徴とする画像処理方法。

【請求項28】 垂直方向及び水平に所定の画素数P×Q画素以下の任意の画素数H×W画素からなる画像信号を入力し、この入力画像信号を所定の画素数M×N画素の画像信号に変換する方法であって、

前記入力画像信号に対して水平方向に拡大処理を施し、H×Q画素の画像信号を生成する第1の拡大処理と、前記第1の拡大処理により生成されたH×Q画素の画像信号に対して水平方向に縮小処理を施し、H×N画素の画像信号を生成する第1の縮小処理と、

前記第1の縮小処理により生成されたH×N画素の画像信号に対して垂直方向に拡大処理を施し、P×N画素の画像信号を生成する第2の拡大処理と、

前記第2の拡大処理により得られたP×N画素の画像信号に対して垂直方向に縮小処理を施し、M×N画素からなる画像信号を生成する第2の縮小処理とを備える画像処理方法。

【請求項29】 撮像デバイスにより得られた第1の所定サイズ以下の任意のサイズの入力画像信号を第2の所定サイズの画像信号に変換する方法であって、

前記入力画像信号のサイズを前記第1の所定サイズに拡大し、

前記拡大処理により得られた画像信号のサイズを前記第2の所定サイズに縮小することを特徴とする画像処理方法。

【請求項30】 1フィールドの垂直方向が所定のP画素以下の任意のH画素からなるインターレース画像信号を入力し、垂直方向が所定のM画素からなるインターレース画像信号に変換する方法であって、

前記入力画像信号をフィールド毎に拡大処理し、垂直方向が前記P画素からなるプログレッシブ画像信号を生成する拡大処理と、

前記拡大手段により生成されたプログレッシブ画像信号をフレーム毎に縮小処理し、垂直方向が前記M画素からなるインターレース画像信号を生成する縮小処理とを備える画像処理方法。

【請求項31】 撮像デバイスにより得られた垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を入力し、前記撮像手段により発生された画像信号に対して3次畳み込み挿入処理を施して、前記P画素×Q画素の拡大画像信号を生成すると共に、

前記P画素×Q画素の拡大画像信号に対してFIRフィルタリング処理を施して所定の画素数M画素×N画素からなる縮小画像信号を得る画像処理方法。

【請求項32】 撮像デバイスにより得られた垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を入力し、前記撮像手段により発生された画像信号に対して線形補間挿入処理を施して前記P画素×Q画素の拡大画像信号を生成すると共に、

前記拡大手段により得られたP画素×Q画素の拡大画像信号に対してFIRフィルタリング処理を施して所定の画素数M画素×N画素からなる縮小画像信号を得る画像処理方法。

【請求項33】 垂直方向及び水平方向に所定の画素数P×Q画素以下の任意の画素数H×W画素からなる画像信号を入力し、所定の画素数M×N画素からなる画像信号に変換する処理であって、

前記入力画像信号に対して拡大処理を施し、前記P×Q画素の拡大画像信号を生成し、

前記拡大処理により生成されたP×Q画素の拡大画像信号に対して縮小処理を施し、所定の画素数M画素×N画素からなる画像信号を生成する処理をコンピュータにより実行するためのプログラムを記憶した記憶媒体。

【請求項34】 垂直方向及び水平に所定の画素数P×Q画素以下の任意の画素数H×W画素からなる画像信号を入力し、この入力画像信号を所定の画素数M×N画素の画像信号に変換する処理において、

前記入力画像信号に対して水平方向に拡大処理を施し、H×Q画素の画像信号を生成する第1の拡大処理と、

前記第1の拡大処理により生成されたH×Q画素の画像

信号に対して水平方向に縮小処理を施し、H×N画素の画像信号を生成する第1の縮小処理と、

前記第1の縮小処理により生成されたH×N画素の画像信号に対して垂直方向に拡大処理を施し、P×N画素の画像信号を生成する第2の拡大処理と、

前記第2の拡大処理により得られたP×N画素の画像信号に対して垂直方向に縮小処理を施し、M×N画素からなる画像信号を生成する第2の縮小処理とをコンピュータにより実行するためのプログラムを記憶した記憶媒体。

【請求項35】 撮像デバイスにより得られた第1の所定サイズ以下の任意のサイズの入力画像信号を第2の所定サイズの画像信号に変換する処理において、

前記入力画像信号のサイズを前記第1の所定サイズに拡大し、

前記拡大処理により得られた画像信号のサイズを前記第2の所定サイズに縮小する処理をコンピュータにより実行するためのプログラムを記憶した記憶媒体。

【請求項36】 1フィールドの垂直方向が所定のP画素以下の任意のH画素からなるインターレース画像信号を入力し、垂直方向が所定のM画素からなるインターレース画像信号に変換する処理において、

前記入力画像信号をフィールド毎に拡大処理し、垂直方向が前記P画素からなるプログレッシブ画像信号を生成する拡大処理と、

前記拡大手段により生成されたプログレッシブ画像信号をフレーム毎に縮小処理し、垂直方向が前記M画素からなるインターレース画像信号を生成する縮小処理とをコンピュータにより実行するためのプログラムを記憶した記憶媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は撮像装置、画像処理装置及びその方法、記憶媒体に関し、特に、入力画像信号の画素数の変換処理に関する。

【0002】

【従来の技術】従来、種々の解像度（画素数）を持つ画像信号に対して拡大、あるいは縮小処理を施して、決められた画素数の画像信号を得る、拡大、縮小処理が知られている。

【0003】このような拡大処理を行う装置として、カメラ一体型VTRが知られている。

【0004】即ち、このカメラ一体型VTRでは、撮像素子により画像信号を得、フォーマットにて規定された画素数を持つ画像信号をテープ上に記録する。

【0005】カメラ一体型VTRでは、通常の光学ズームに加えて、いわゆる電子ズームと呼ばれる機能を持つのが一般的となっている。この電子ズームとは、撮像素子により得られた画像信号の一部に対して前述の拡大処理を施す機能である。

10

20

30

40

50

【0006】また、近年では、半導体技術の向上により、フォーマットにて規定された画素数よりもはるかに画素数の多い撮像素子を採用し、このような多画素の撮像素子により得られた画像信号に対して縮小処理を施してフォーマットに規定された画素数の画像信号を生成し、より高画質な画像を記録する装置も提案されている。

【0007】この種の装置では、ズームの倍率が低い間（光学ズームを行っている間）は撮像素子からの出力画像信号に対して縮小処理を施し、電子ズームの倍率が上がるにつれてより高い倍率にて拡大処理を施す。このように、多画素の撮像素子を持つVTRでは、記録する画像の画質を向上させることができる。

【0008】

【発明が解決しようとする課題】前述のように、多画素の撮像素子を用いたカメラ一体型VTRでは、高画質な画像を記録できる一方、任意の倍率での拡大処理と縮小処理とを行う必要があり、回路規模が大きくなってしま

【0009】また、カメラ一体型VTR以外であっても、任意の倍率で拡大処理と縮小処理とをともに行う場合には、同様に回路規模が大きくなってしま

【0010】また、いずれの装置においても、高画質な拡大画像あるいは縮小画像を得るためには、拡大、縮小処理にて用いるフィルタの係数を可変設定することや、また、タップ数の多いフィルタを必要とするため、拡大処理、あるいは、縮小処理のみを行う場合に比べ、回路規模の大幅な増加となり、安価で高画質な装置を開発する上で、大きな障害となっていた。

【0011】本発明は前述の如き問題点を解決することを目的とする。

【0012】本願の他の目的は、回路規模を増加させることなく、入力画像の画素数を変換可能とする処にある。

【0013】本願の更に他の目的は、回路規模を増加させることなく高画質な画像処理を実現する処にある。

【0014】

【課題を解決するための手段】このような目的下において、本発明によれば、被写体を撮影し、垂直方向及び水平方向に所定の画素数P画素×Q画素以下の任意の画素数H画素×W画素からなる画像信号を発生する撮像手段と、前記撮像手段により発生された画像信号に対して拡大処理を施し、前記P画素×Q画素の拡大画像信号を生成する拡大手段と、前記拡大手段により得られたP画素×Q画素の拡大画像信号に対して縮小処理を施し、所定の画素数M画素×N画素からなる縮小画像信号を得る縮小手段とを備える撮像装置が提示される。

【0015】

【発明の実施の形態】以下、本発明の実施の形態を図面と共に説明する。

【0016】図1は本発明が適用されるカメラ一体型VTRの構成を示すブロック図である。

【0017】図1において、撮像回路101により得られた画像信号は変換回路102に出力される。変換回路102は撮像回路101により得られた画像信号に対し、制御回路105からの制御信号に従って拡大処理、あるいは縮小処理を施して所定の画素数の画像信号を生成し、記録処理回路103に出力する。記録処理回路103は周知の高効率符号化を用いて変換回路102からの画像信号を圧縮・符号化し、記録回路104に出力する。記録回路104は圧縮・符号化された画像信号に対して記録フォーマットに従う処理を施し、記録に適した形式に変換して磁気テープT上に記録する。

【0018】操作スイッチ106は記録、停止、電源スイッチ、あるいはズームスイッチを有し、ユーザはこれら各種のスイッチを操作することで指示を出す。制御回路105は操作スイッチ106からのズーム指示に従い、撮像回路101に対してズーム倍率を指示する制御信号を出力するとともに、変換回路102に対して拡大倍率を指示する制御信号を出力する。

【0019】図2(a)は撮像回路101の構成例を示す図である。

【0020】図2(a)において、撮像素子201はCCD及びその駆動回路を含み、被写体からの光学像を電気信号に変換して撮像処理回路202に出力する。撮像処理回路202は撮像素子201からの画像信号に対してホワイトバランス制御、 γ 変換等周知のカメラ信号処理を施し、メモリ203に出力する。メモリ203は撮像素子201の画素数である、縦方向及び横方向についてP画素×Q画素の画像信号を記憶可能である。そして、制御回路105からの電子ズーム倍率に従って読み出しアドレスを制御し、記憶された画像信号の一部を読み出して変換回路102に出力する。

【0021】また、図2(b)は撮像回路101の他の構成例を示す図である。

【0022】図2(b)において、撮像素子204はCCD及びその駆動回路を含み、被写体からの光学像を電気信号に変換して撮像処理回路205に出力する。撮像処理回路205は撮像素子204からの画像信号に対してホワイトバランス制御、 γ 変換等周知のカメラ信号処理を施して変換回路102に出力する。そして、図2(b)の回路では、図2(a)に示したメモリ203を持たず、撮像素子204は制御回路105からのズーム倍率の情報に従ってCCDからの電荷の読み出し範囲、つまり画像信号のサイズを決定し、CCDの読み出し範囲の一部から電荷を読み出して画像信号として出力する。

【0023】以下に説明する本実施形態では、撮像回路101として図2Aに示した構成の回路を用いるものとして説明する。

【0024】次に、変換回路102について説明する。

【0025】図3は図1のカメラ一体型VTRにおける変換回路102の構成を示す図である。

【0026】撮像回路101内のメモリ203から読み出された画像信号は変率拡大回路301に出力される。この入力画像信号は、前述の撮像素子201あるいは204の総画素数 $P \times Q$ 画素を越えない任意の画素数 $H \times W$ 画素を有する。変率拡大回路301はこの H 画素 $\times W$ 画素の入力画像信号に対して制御回路105からの制御信号に従う倍率で拡大処理を施し、前記 P 画素 $\times Q$ 画素の拡大画像信号を生成する。この拡大画像信号は固定率縮小回路302に出力される。

【0027】固定率縮小回路302は変率拡大回路301からの拡大画像信号に対して固定の倍率で縮小処理を施し、本形態のデジタルVTRのフォーマットに於いて規定された所定の画素数 M 画素 $\times N$ 画素の画像信号を生成する。

【0028】図4は図3の変換回路102による処理過程を説明するための図である。

【0029】図4のように、変率拡大回路301は、電子ズームの倍率により設定される可変値の画素数 H 画素 $\times W$ 画素を持つ入力画像信号401を拡大処理し、所定の画素数 P 画素 $\times Q$ 画素の画像信号402を得る。このときの拡大率である、水平方向： Q/W 、垂直方向： P/H は、制御回路105により電子ズーム倍率、すなわち、メモリ203から読み出される画像信号のサイズと所定の画素数 P 画素 $\times Q$ 画素とに応じて算出し、変率拡大回路301に出力される。

【0030】一方、固定率縮小回路302は、このように所定の画素数 P 画素 $\times Q$ 画素に拡大処理された画像信号402を、固定の倍率で縮小し、所定値のサイズ M 画素 $\times N$ 画素の画像信号403を生成する。

【0031】例えば、図2(a)及び図2(b)の撮像素子として、図5に示すように、480画素 \times 1280画素の正方格子CCDを用いるものとする。この撮像素子により得られた可変値のサイズ $H \times W$ 画素を持つ画像信号(ただし、 $H \leq 480$ 、 $W \leq 1280$)を、固定値のサイズ480 \times 1280画素の画像信号へ拡大した後、固定値のサイズ240 \times 720画素の画像信号に変換する場合、変率拡大回路301は縦方向に480/ H 、横方向に1280/ W の拡大率で拡大処理を行う。

【0032】このような変率の拡大処理については、線形補間法や三次畳み込み内挿法など比較的小さな回路規模で実現可能な方法があり、本形態ではこれらの方法を用いて拡大処理を行う。

【0033】一方、固定率縮小回路302は、縦横ともに固定(縦方向は240/480、横方向は720/1280)の固定の倍率で縮小処理を行う。ここで、高画質な縮小処理を行うため、本形態ではFIR(Finite Impulse Response)フィルタによるフィルタ処理を用いて

縮小処理を行う。本形態では、固定縮小率に限定することでこのFIRフィルタを小型化でき、非常に少ない回路規模で縮小処理を行うことができる。また図5に示すように、撮像素子201により得られたフレーム画像(プログレッシブ画像)を半分の垂直画素数からなるフィールド画像(インターレース画像)に変換する場合は、縦方向の処理を間引き処理を行う簡単なFIRフィルタで実現できるため、回路規模は極めて小さくすることができる。

【0034】このように、本形態によれば、撮像回路から得られる可変サイズの画像信号を拡大あるいは縮小処理する際、入力画像信号をそのサイズに応じた変率拡大処理で一度所定のサイズの画像信号に変換した後、固定倍率の縮小処理にて希望のサイズに変換することで、変率の縮小処理を行うことによる回路規模の増加を防ぐことができる。

【0035】そのため、回路規模を増加させることなく、高精細な拡大、縮小画像を得ることができる。

【0036】本形態では、変換回路102において、入力画像信号のサイズを縦横ともに変率拡大処理した後固定率縮小していたが、水平方向と垂直方向の変率拡大処理、及び固定率縮小処理を独立に行ってもよい。

【0037】すなわち、図6は変換回路102の他の構成を示す図であり、また、図7は図6の回路による処理過程を示す図である。

【0038】図6において、図7の701に示した画像サイズ $H \times W$ 画素の画像信号が水平変率拡大回路601に入力される。水平変率拡大回路601は制御回路105から出力される拡大率に従って、入力画像信号の水平方向の画素数を W 画素から Q 画素に拡大し、その結果得られる702の如きサイズ $H \times Q$ 画素の画像信号を水平固定率縮小回路602に出力する。水平固定率縮小回路602は水平方向に拡大処理されたサイズ H 画素 $\times Q$ 画素の画像信号702の水平方向の画素数を Q 画素から所定値 N 画素に縮小し、その結果得られる703の如きサイズ $H \times N$ 画素の画像信号を垂直変率拡大回路603に出力する。

【0039】垂直変率拡大回路603は制御回路105から出力される拡大率に従って、水平固定率縮小回路602から出力された画像信号703の垂直方向の画素数を H 画素から P 画素に拡大し、その結果得られる704で示したサイズ $P \times N$ 画素の画像信号を垂直固定率縮小回路604に出力する。垂直固定率縮小回路604は垂直方向に拡大処理されたサイズ $P \times N$ 画素の画像信号704の垂直方向の画素数を P 画素から所定値 M 画素に縮小し、その結果得られる705の如きサイズ $M \times N$ 画素の画像信号を記録処理回路103に出力する。

【0040】なお、図6においても、水平変率拡大回路601あるいは垂直変率拡大回路603は線形補間法や三次畳み込み内挿法を用いることができる。

【0041】また、本実施形態では、変換回路102を図3あるいは図6のような回路で構成していたが、例えば、図8に示すような、マイクロコンピュータ801及び、RAM802、ROM803によるソフトウェア処理にて実現することも可能である。このときの処理プログラムを格納したROM803も本発明を構成する。

【0042】次に、本発明の第2の実施形態について説明する。

【0043】図9は本発明が適用されるカメラ一体型VTRの他の構成を示すブロック図である。図9において、図1に示したものと同様の構成については同一番号を付して説明する。図9のVTRでは、変率拡大した後の画像信号と固定率縮小した後の画像信号とを選択して出力可能とし、また、メモリカードMに対して静止画像信号を記録可能とした処が図1のVTRと異なる。

【0044】以下、図1と異なる部分を中心に、本形態のVTRの動作について説明する。

【0045】図9において、撮像回路101により得られた画像信号は変換回路901に出力される。変換回路901は撮像回路101により得られた画像信号に対し、制御回路903からの制御信号に従って拡大処理、および縮小処理を施して所定の画素数の画像信号を生成し、スイッチ902に出力する。

【0046】操作スイッチ106は記録、停止、電源スイッチ、モード設定スイッチ、及びズームスイッチを有し、ユーザはこれら各種のスイッチを操作することで指示を出す。制御回路905は操作スイッチ106からのズーム指示に従い、撮像回路101に対して倍率を指示する制御信号を出力すると共に、変換回路901に対して倍率を指示する制御信号を出力する。図10は変換回路901の構成を示す図である。

【0047】図10の変換回路901は、図3の変換回路102と同様、変率拡大回路301と固定率縮小回路302とを有し、撮像回路101より得られた任意のサイズH画素×W画素の画像信号を変率拡大回路301にて拡大してP画素×Q画素の固定サイズの画像信号を生成する。そして、このP画素×Q画素の画像信号を固定の倍率で縮小し、所定のサイズM画素×N画素の画像信号を生成する。

【0048】更に、本形態では、変率拡大回路301からの出力画像信号を固定率縮小回路302による縮小処理を施さずに記録処理回路103に出力できるよう構成した。そして、固定率縮小回路302から出力されたM×N画素の画像信号901aと、変率拡大回路301から出力されたP×Q画素の画像信号901bは図9のスイッチ902に出力される。

【0049】また、本形態のカメラ一体型VTRは、動画撮影モードと静止画撮影モードを有し、動画を磁気テープTに、静止画をメモリカードMに記録するよう切替えることができる。

【0050】ユーザは操作スイッチ106によっていずれかの記録モードを設定する。制御回路903は設定されたモードに従い、動画撮影モードであればM画素×N画素のサイズの縮小画像信号901aを選択し、静止画撮影モードであればP画素×Q画素のサイズの拡大画像信号901bを選択するよう、スイッチ902を制御出力する。

【0051】記録処理回路103は、動画撮影モードにおいては、スイッチ902から出力された縮小画像信号901aに対して前述の如く動画像信号に適した圧縮・符号化処理及びその他の処理を施し、スイッチ904に出力する。また、静止画撮影モードにおいては、変換回路901より出力された1フレームの拡大画像信号901bに対して、動画像撮影モードとは異なる圧縮・符号化処理を施し、スイッチ904に出力する。

【0052】制御回路903は設定された撮影モードに従ってスイッチ904を制御し、動画撮影モードであればスイッチ904をM端子に接続して記録処理回路103から出力される動画像信号を記録回路104に供給する。そして、記録回路104は前述のように、スイッチ904より出力された動画像信号を記録に適した形式に変換して磁気テープ上に記録する。

【0053】また、制御回路903は、設定された撮影モードが静止画撮影モードであれば、スイッチ904をS端子に接続して記録処理回路103から出力される1フレームの静止画像信号をメモリI/F906に供給する。メモリI/F906はスイッチ904より供給された1フレームの静止画像信号をメモリカードMに対する記録に適した形式に変換し、メモリカードMに記録する。

【0054】このように、本形態によれば、動画撮影モードにおいては撮像回路から出力された動画像信号をそのズーム倍率に応じて変率拡大した後固定率縮小し、テープに記録すると共に、静止画撮影モードにおいては撮像回路から出力された静止画像信号をそのズーム倍率に応じて変率拡大したものを固定率縮小処理することなくメモリカードに記録している。

【0055】そのため、動画像信号に加えて、より高精細な静止画像信号を記録することができる。また、回路規模を大型化することなく、静止画撮影モード時においても電子ズーム機能を使用することができる。

【0056】次に、本発明の第3の実施形態を図面と共に説明する。

【0057】図11は本発明が適用されるカメラ一体型VTRの構成を示すブロック図である。図11において、図1及び図9に記載の構成と同様の構成については同一番号を付して説明する。

【0058】図9において、撮像回路101により得られた画像信号は変換回路901に出力される。本形態においても、撮像回路101は制御回路903からのズー

10

20

30

40

50

ム倍率の情報に従い、出力する画像信号のサイズを決定する。変換回路901は撮像回路101により得られた任意のサイズH画素×W画素の画像信号に対し、制御回路903からの制御信号に従って変率拡大処理、および固定率縮小処理を施し、画像信号901aと901bをスイッチ902に出力する。なお、変換回路901の構成は図10に示したものと同様である。

【0059】操作スイッチ106は記録、停止、電源スイッチ、モード設定スイッチ、及びズームスイッチを有し、ユーザはこれら各種のスイッチを操作することで指示を出す。制御回路903は操作スイッチ106からのズーム指示に従い、撮像回路101に対して倍率を指示する制御信号を出力するとともに、変換回路901に対して倍率を指示する制御信号を出力する。更に制御回路903は、スイッチ902に対して記録画像の選択を指示する制御信号を出力する。

【0060】本形態のカメラ一体型VTRは、高解像度撮影モードと標準解像度撮影モードを有し、ユーザは操作スイッチ106によっていずれかのモードを設定することができる。

【0061】制御回路903は、ユーザにより設定された撮影モードに従い、標準解像度撮影モードであれば、第1の実施例にて記録する画像信号と同じサイズであるM×N画素のサイズの縮小画像信号901aを選択して記録処理回路103に出力するようスイッチ902を制御する。そして、記録処理回路103は制御回路903からの撮影モード情報に基づき、スイッチ902より出力された標準解像度画像信号に対して標準解像度撮影モードに応じた圧縮・符号化処理を施して記録回路104に出力する。記録回路104はこのように圧縮・符号化処理された標準低解像度画像信号をテープT上に記録する。

【0062】また、制御回路903は、設定されたモードが高解像度撮影モードの場合、P×Q画素のサイズの画像信号901bを選択して記録処理回路103に出力するようスイッチ902を制御する。そして、記録処理回路103は制御回路903からの撮影モード情報に基づき、スイッチ902より出力された高解像度の画像信号に対して高解像度撮影モードに応じた圧縮・符号化処理を施して記録回路104に出力する。記録回路104はこのように圧縮・符号化処理された高解像度画像信号をテープT上に記録する。

【0063】このように、本形態によれば、撮像回路より出力されるズーム倍率に従うサイズの画像信号を倍率に応じて所定サイズに変率拡大した後、固定率縮小した縮小画像信号と、変率拡大した後固定率縮小しない拡大画像信号とを、設定されたモードに応じて選択的に記録する構成としたので、通常の解像度の画像信号に加え、より解像度の高い画像信号を記録することができる。

【0064】そして、いずれの撮影モードにおいても、

回路規模を大型化することなく、容易に電子ズーム機能を実現することができる。

【0065】次に、本発明の第4の実施形態について説明する。

【0066】図12は本形態によるカメラ一体型VTRの構成を示す図であり、図11に記載の構成と同一の構成には同一番号を付して説明する。

【0067】図12に示すVTR、図11に示したVTRに加え、表示回路907とディスプレイ908を備える処が異なる。そして、本形態では、変換回路901が出力する縮小画像信号901aを表示回路907に供給し、液晶パネルやEVF等のディスプレイ908に撮像回路101にて撮影される被写体像を表示している。

【0068】液晶パネルやEVFは一定の解像度の映像信号(一般に低解像度な映像信号)のみを表示可能である。そのため、本形態では、変換回路901より出力される標準解像度のサイズであるM画素×N画素の画像信号901aを表示回路907に供給することで、設定された撮影モードが高解像度撮影モード、あるいは、標準解像度撮影モードのいずれであっても、ディスプレイ908に画像を表示するための余計な処理を行うことなく、ディスプレイ908に対して撮像回路101にて撮影されている画像信号に係る画像を表示することができる。

【0069】このように、本形態によれば、撮像回路より供給される画像信号をズーム倍率に従って変率拡大した後固定率縮小した標準解像度の画像信号と、変率拡大することで得られる高解像度の画像信号とを選択的に記録する場合に、設定されたモードにかかわらず常に変換回路から出力される標準解像度の画像信号を表示回路に出力してディスプレイに表示するので、ディスプレイ908に画像を表示するための余計な処理を行うことなく、ディスプレイ908に対して撮像回路101にて撮影されている画像信号に係る画像を表示することができる。

【0070】なお、表示回路に対して、標準解像度の縮小画像信号だけでなく、高解像度の拡大画像信号を供給するように構成することも可能である。

【0071】図13は、図12のVTRに対して、スイッチ909を追加し、ユーザにより設定された撮影モードやユーザからの表示切替の指示に従い、縮小画像信号901aと拡大画像901bの一方を選択的に表示回路907へ供給する構成とした。図13の構成によれば、撮影モードの如何にかかわらず、拡大画像と縮小画像のいずれかを選択してディスプレイ908に表示することが可能であり、例えば、高解像度撮影モードによる画像のプレビューや画像のモニタリング時に拡大画像信号901bを選択してディスプレイ908に表示することができ、非常に有効である。

【0072】また、前述の実施形態では、本発明をカメラ一体型VTRに適用した場合について説明したが、こ

れ以外にも、例えば、撮像した画像を外部の表示装置に出力する撮像装置、あるいは、撮像素子からの画像信号以外にもさまざまなサイズの画像信号を所定のサイズに変換して出力する処理にも適用可能であり、同様の効果をもつ。

【0073】

【発明の効果】以上説明したように、本発明によれば、回路規模を増加させることなく入力画像のサイズや画素数の変換処理を実現することができる。

【図面の簡単な説明】

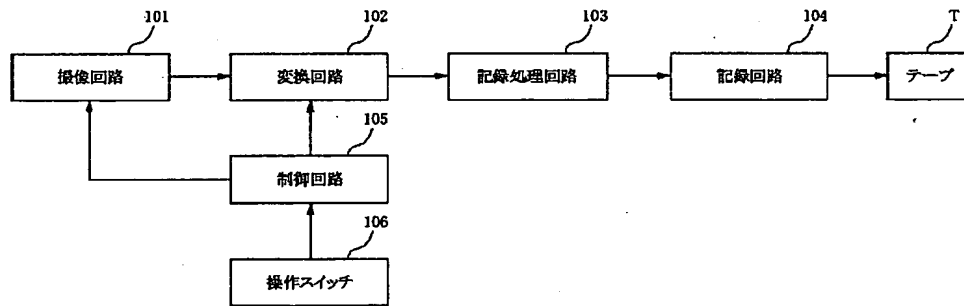
【図1】本発明が適用されるカメラ一体型VTRの構成を示すブロック図である。

【図2】図1の装置における撮像回路の構成を示す図である。

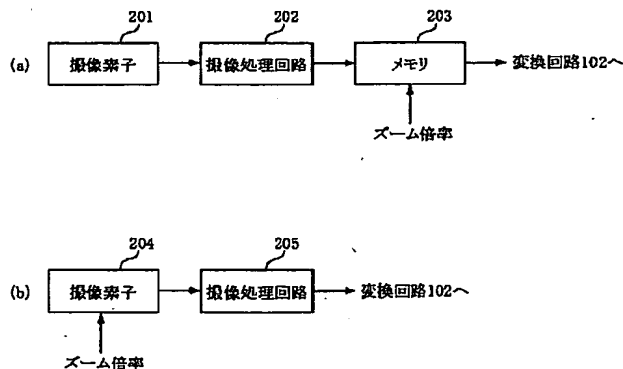
【図3】図1の装置における変換回路の構成を示す図である。

【図4】本発明の実施形態による画像サイズの変換処理を示す図である。

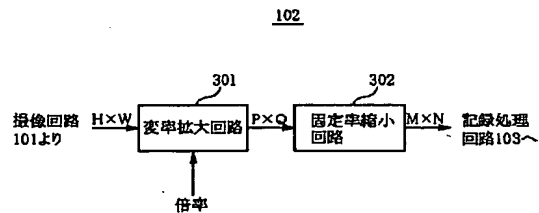
【図1】



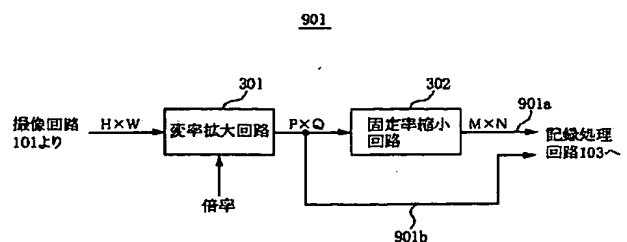
【図2】



【図3】



【図10】



【図5】本発明の実施形態による画像サイズの変換処理を示す図である。

【図6】図1の装置における変換回路の他の構成を示す図である。

【図7】図6の回路による処理を説明するための図である。

【図8】図1の装置における変換回路の他の構成を示す図である。

【図9】本発明の第2の実施形態によるカメラ一体型VTRの構成を示すブロック図である。

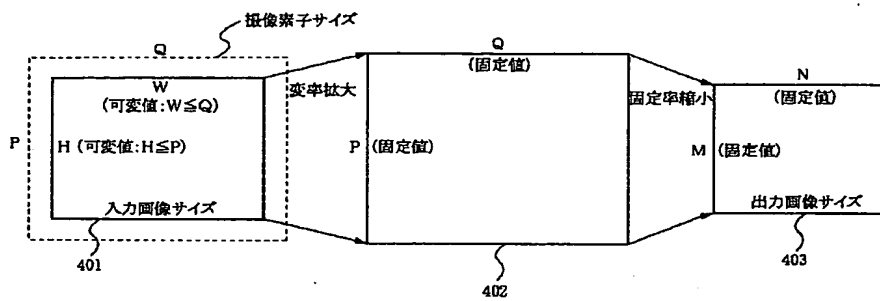
【図10】図9の変換回路の構成を示す図である。

【図11】本発明の第3の実施形態によるカメラ一体型VTRの構成を示すブロック図である。

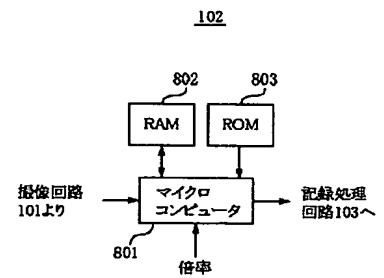
【図12】本発明の第4の実施形態によるカメラ一体型VTRの構成を示すブロック図である。

【図13】本発明の更に他の実施形態によるカメラ一体型VTRの構成を示すブロック図である。

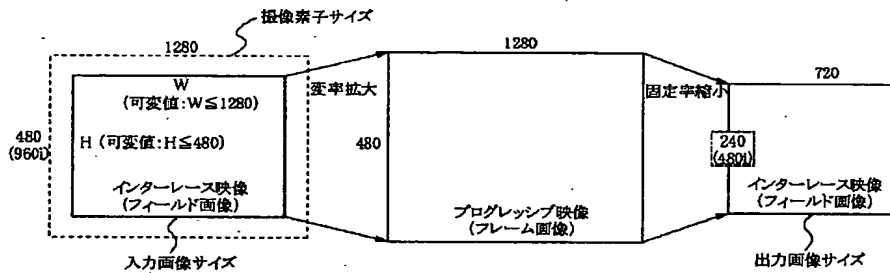
【図4】



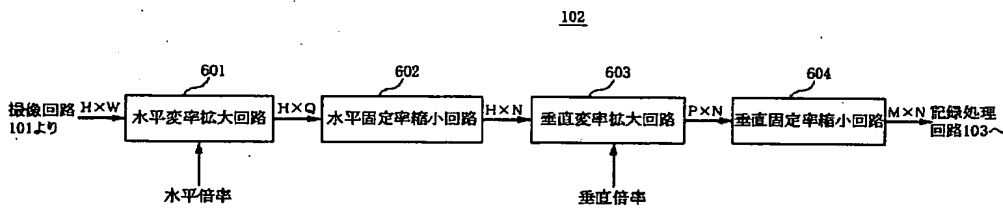
【図8】



【図5】

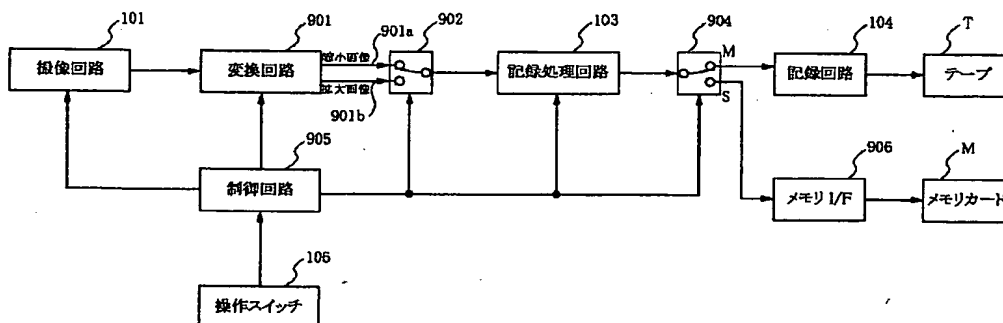


【図6】

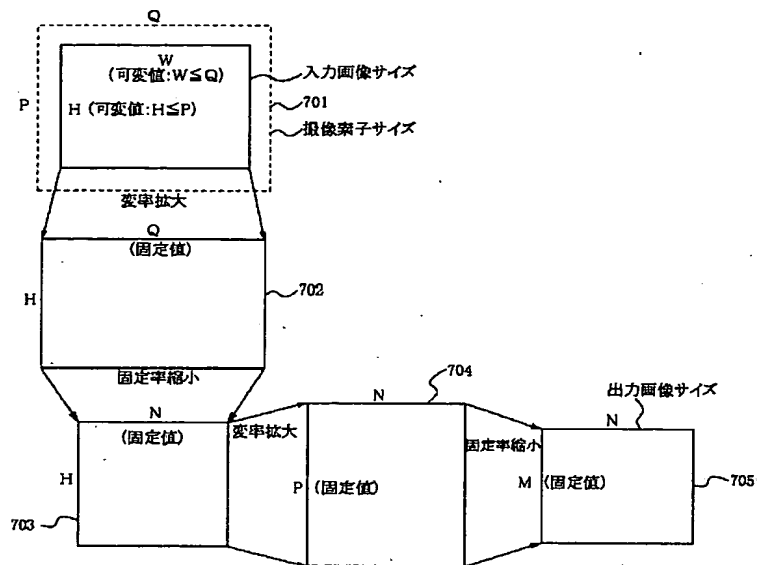


【図9】

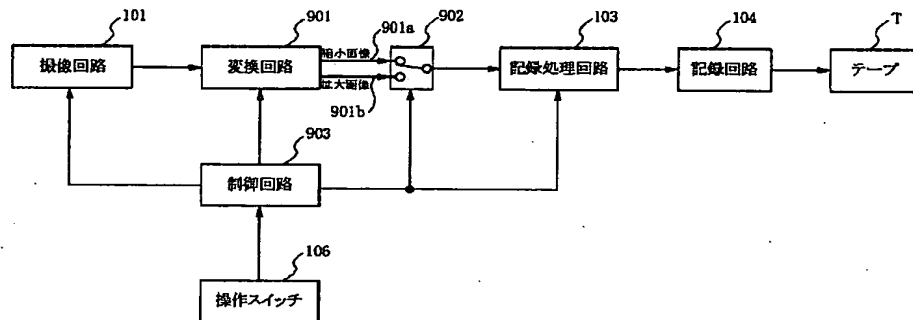
100



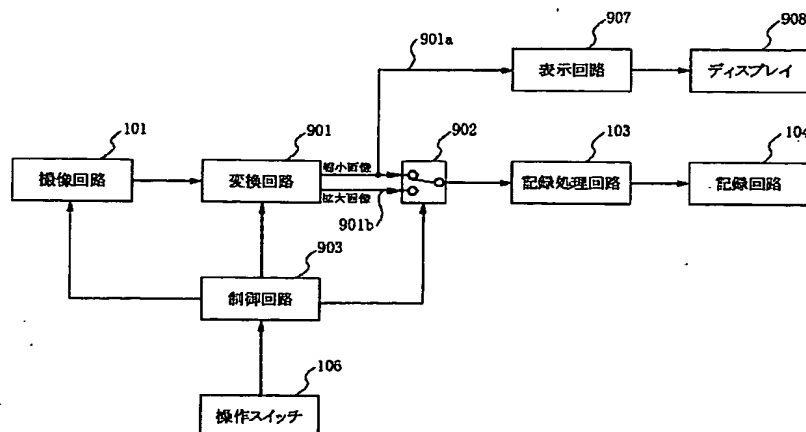
【図7】



【図11】



【図12】



[illegible]

(51) Int. Cl.⁷

FI

テーマコート* (参考)

H O 4 N 5/765
 5/91
 5/92

H O 4 N 5/782
 5/92
 5/91

K 5 C 0 7 6
Z
L
J

Fターム(参考) 5B057 BA11 BA26 CA16 CB16 CD05
CD10 CH12
5C018 FA02 FB03
5C021 PA71 XB07
5C022 AA11 AB36 AC69 AC79
5C053 FA05 FA07 FA21 GB21 KA01
KA11 KA24 KA25 LA01
5C076 AA21 AA22 BA06 BB01 BB25
BB32 CB05